

University of Mumbai

Examination 2020

Examinations Commencing from 7th January 2021 to 20th January 2021

Program: **COMPUTER ENGINEERING**

Curriculum Scheme: Rev2016

Examination: SE Semester III

Course Code: CSC302 and Course Name: Digital Logic Design and Analysis

Time: 2 hour

Max. Marks: 80

Question Number	Correct Option (Enter either 'A' or 'B' or 'C' or 'D')
Q1.	A
Q2.	A
Q3.	C
Q4	B
Q5	B
Q6	A
Q7	C
Q8.	C
Q9.	C
Q10.	B
Q11.	A
Q12.	A
Q13.	B
Q14.	B
Q15.	D
Q16.	C
Q17.	A
Q18.	D
Q19.	B
Q20.	D